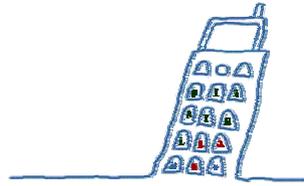


# PISATEL



Pisa Initiative on Software Architectures for Telecommunications

## II Workshop 2003

Pisa, 19 Novembre 2003

*Come da “tradizione”, il workshop Pisatel di fine anno sarà rivolto a presentare lo stato attuale delle attività di ricerca condotte con dottorandi, assegnisti e tesisti ERI, e a discutere idee, tematiche e progetti per le attività da pianificare per il prossimo anno.*

### Agenda

10.15 – *Benvenuto con caffè*

10.30 – Introduzione: Antonia Bertolino (Resp. per ISTI-CNR), Emilia Peciola (Resp. per ERI)

#### **Stato dell’arte di Progetti Attivi Pisatel**

11.00 – “Process Partitioning of Dataflow Applications” – Cesare Bartolini (assegnista ERI) e Michele Scatena (tesista ERI)

11.30 – “Worst-Case execution time analysis for PPC 56xxx processors” – Marco Minniti (tesista ERI)

12.00 – “Design for a centralized Path Computation System” – Giodi Giorgi (dottorando ERI presso IET)

12.30 – “Sviluppo di un test-bed per la valutazione di transcodifiche audio/video in ambienti eterogenei” – Giovanni Iacovoni (ERI)

12.45 – “Valutazione di algoritmi per il videotranscoding temporale” – Francesca Martelli (dottoranda ERI) e Francesca Lonetti (assegnista ERI)

13.15 – *PRANZO*

#### **Serie di brevi presentazioni su lavori in corso e nuove idee**

14.45 Inizio (15 minuti per presentazione):

“Uno strumento per la valutazione di prestazioni di component-based software” – Mirko Canetti (tesista ERI)

“Refactoring a Legacy System Using Components” - Eda Marchetti (ISTI-CNR)

“The SpecC methodology” - Francesco Agnoni (ERI)

“Analisi delle prestazioni in MDA” - Raffaella Mirandola (Univ. Roma Tor Vergata)

“Allocazione di traffico in switch ad alta velocità” - Maurizio Bonuccelli (Dip. Informatica)

“Speech Processing” – Francesco Agnoni (ERI)

16.30 circa - Fine Giornata