

AGENDA VI Workshop PisaTel

- 10.30 Saluto iniziale: *Emilia Peciola*
- 10.45 "Status delle attività di ricerca svolte in PisaTel in collaborazione con ERI"
Roberto Sabella

Stato dell'arte dei Progetti Attivi Pisatel

- 11.00 "Automating mapping of functional blocks to real-time tasks" *Cesare Bartolini*
- 11.30 "A model based approach to design applications for network processor"
Guglielmo De Angelis
- 12.00 "Dynamic MPEG-4 service setup in Multi-protocol Access Inter Domain architecture"
Giodi Giorgi
- 12.30 "Video Transcoding Architectures" *Francesca Lonetti, Francesca Martelli*
- 13.00 Pranzo
- 14.30 "Formal Model Transformations in Model Driven Architecture" *Alfonso Pierantonio*
- 14.50 "A flexible measurement system for supporting Traffic Engineering in MPLS/DiffServ networks" *Stefano Giordano*
- 15.10 Sessioni di gruppo parallele
- 16.00 Conclusioni: *Antonia Bertolino*
- 16.15 Fine Giornata